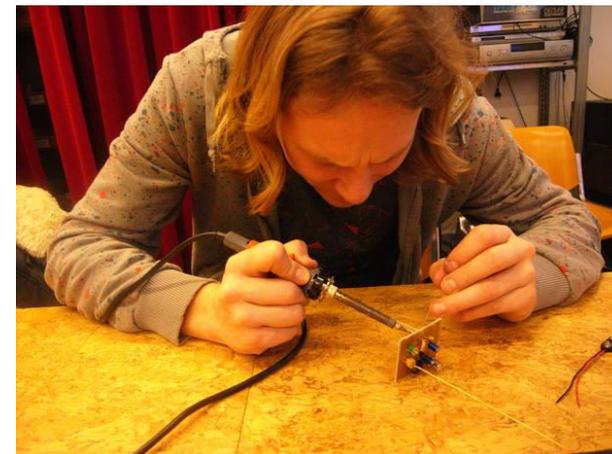


Estudio de técnicas de diseño de alto nivel para FPGAs orientadas al “do it yourself”

Descripción

El mundo “*do it yourself*” hace referencia a la realización por uno mismo de aparatos u objetos que integran distintos tipos de tecnología y tros aspectos artísticos y funcionales.

En este proyecto se plantea la introducción de dispositivos tipo FPGA para explorar su potencial, frente al uso tradicional de microprocesadores, usando para ello enfoques de alto nivel para facilitar el acceso del gran público a esta tecnología



Oferta para: GITI

Coordinador(es): Jorge Portilla y Yago Torroja

e-mail de contacto: jorge.portilla@upm.es, yago.torroja@upm.es